

**မာတိကာ**

အခန်း(၀)	အမှာစာ + မာတိကာ စာရေးသူ၏အမှာစာ
အခန်း(၁)	ထရန်စစ္စတာ ချဲ့စက်ပတ်လမ်းများ ချို့ယွင်းချက်ရှာခြင်း
၁-၁	နိဒါန်း
၁-၂	ထရန်စစ္စတာ ဘက်လိုက်ဗို့အားပေး ပတ်လမ်းများ
၁-၃	တစ်ဆင့်တည်း ဘုံ-အိမ်စစ်တာချဲ့စက်ကို ချို့ယွင်းချက်ရှာခြင်း
၁-၄	ရီစစ္စတာချို့ယွင်းချက်များ
၁-၅	ကပယ်စီတာချို့ယွင်းချက်များ
၁-၆	ထရန်စစ္စတာချို့ယွင်းချက်များ
အခန်း(၂)	ထရန်စစ္စတာ ပါဝါချဲ့စက် ပတ်လမ်းများ
၂-၁	နိဒါန်း
၂-၂	အေ-အတန်းအစား ပါဝါချဲ့စက်
၂-၃	အထွက်အချက်ပြ ပမာဏအကြီးဆုံးဖြစ်မည် အလုပ်လုပ်မှတ်၏တည်နေရာ
၂-၄	အလုပ်လုပ်မှတ်၏ နေရာပေါ်မူတည်၍ အထွက်အချက်ပြ၌ ကန့်သတ်မှုများ ဖြစ်ပေါ်ပုံ
၂-၅	ပမာဏကြီးမားသော အချက်ပြလှိုင်းအတွက် ဝန်များကြောင်း၏ လုပ်ငန်းစဉ်
၂-၆	အလုပ်လုပ်မှတ်ကို အေစီဝန်များကြောင်း၏အလယ်ဗဟိုကျအောင်သတ်မှတ်နည်း
၂-၇	အေ-အတန်းအစား ချဲ့စက်၏ ဗို့အားတိုးပွားဆရာခြင်း
၂-၈	ပုံပျက်ခြင်း
၂-၉	ပါဝါတိုးပွားဆ
၂-၁၀	ငြိမ်မှတ်ပါဝါ (သို့)အလုပ်လုပ်မှတ်တွင်ပြုန်းတီးသောပါဝါ
၂-၁၁	အထွက်ပါဝါ
၂-၁၂	အေ-အတန်းအစားချဲ့စက်၏ စွမ်းရည်
၂-၁၃	အေ-အတန်းအစားချဲ့စက်၏ အများဆုံး ဝန်ပါဝါ
၂-၁၄	ဘီ-အတန်းအစားချဲ့စက်
၂-၁၅	တွန်း-ဆွဲ ဘီ-အတန်းအစားချဲ့စက်
၂-၁၆	အေဘီ-အတန်းအစား ပါဝါချဲ့စက်
၂-၁၇	ဘီ-အတန်းအစား/အေဘီ-အတန်းအစားချဲ့စက်များ၏ စွမ်းရည်
၂-၁၈	ဒါလင်တန် အေဘီ-အတန်းအစားချဲ့စက်
၂-၁၉	အေ-အတန်းအစား အကြိုချဲ့စက်ဖြင့်မောင်းသော တွန်း-ဆွဲချဲ့စက်
၂-၂၀	စီ-အတန်းအစားချဲ့စက်
၂-၂၁	စီ-အတန်းအစား ညှိချဲ့စက်

၂-၂၂	စီ-အတန်းအစားချဲ့စက်၏ စွမ်းရည်
၂-၂၃	စီ-အတန်းအစားချဲ့စက်အတွက် Clamper ဘက်လိုက်ဗို့အားပေးပတ်လမ်း
အခန်း(၃)	စက်ကွင်းအကျိုးထရန်စစ္စတာ အခြေခံသဘောတရားများ
၃-၁	နိဒါန်း
၃-၂	FET အမျိုးအစားများ
၃-၃	FET အခြေခံတည်ဆောက်ပုံနှင့် အလုပ်လုပ်ပုံ
၃-၄	JFET ၏ သဘာဝပြုမှုပုံစံ ပါရာမီတာများ
၃-၅	Pinch-off Voltage နှင့် Cut off Voltage တို့နှိုင်းယှဉ်ချက်
၃-၆	JFET ၏ ကူးပြောင်းသဘာဝ
၃-၇	ကူးပြောင်းလျှပ်ကူးမှု
၃-၈	JFET ၏ အဝင်ချစ်မှုနှင့်အဝင်လျှပ်သိုသတ္တိ
၃-၉	JFET ကို ဘက်လိုက်ဗို့အားပေးနည်းများ
၃-၁၀	MOSFET အခြေခံတည်ဆောက်ပုံနှင့် အလုပ်လုပ်ပုံ
၃-၁၁	MOSFET ၏သဘာဝပြုမှုပုံစံနှင့် ပါရာမီတာများ
၃-၁၂	MOSFET များကိုကိုင်တွယ်အသုံးပြုရာတွင် သတိပြုလိုက်နာရမည့်အချက်များ
၃-၁၃	MOSFET များကို ဘက်လိုက်ဗို့အားပေးနည်းများ
အခန်း(၄)	အေစီဗို့အားထိန်း ပတ်လမ်းများ
၄-၁	နိဒါန်း
၄-၂	အော်တိုထရန်စဖော်မာ
၄-၃	လက်ဖြင့်ထိန်းပေးရသော အေစီဗို့အားထိန်း ပတ်လမ်းများ
၄-၄	ဗို့အားလွန်-အချက်ပေးပတ်လမ်းများ
၄-၅	အလိုအလျောက်ဖြတ်တောက်မှုပါဝင်သော အေစီဗို့အားထိန်း ပတ်လမ်းများ
၄-၆	အလိုအလျောက် အေစီဗို့အားထိန်း ပတ်လမ်းများ
၄-၇	ရီလေးတစ်လုံး-အလိုအလျောက် အေစီဗို့အားထိန်း ပတ်လမ်း
၄-၈	ရီလေးတစ်လုံး-ရှုမစ်ထရစ်ဂါ အလိုအလျောက် အေစီဗို့အားထိန်း ပတ်လမ်း
၄-၉	အဆင့်ဆင့် အလိုအလျောက် အေစီဗို့အားထိန်း ပတ်လမ်း
အခန်း(၅)	ပြတ်တောက်ခြင်းမရှိသော ပါဝါဆပ်ပလိုင်းများ (UPS)
၅-၁	နိဒါန်း
၅-၂	လည်ပတ်မှုကိုအခြေခံသော ပါဝါပင်ရင်းအမျိုးအစားများ
၅-၃	တည်ငြိမ်ခြေ ပါဝါပင်ရင်းအမျိုးအစားများ
၅-၄	The On-line mode UPS အမျိုးအစားများ
၅-၅	The Continuous System UPS အလုပ်လုပ်ပုံ
၅-၆	Reverse Transfer System UPS အလုပ်လုပ်ပုံ

၅-၇	The Off-line mode UPS အမျိုးအစား
၅-၈	Forward Transfer System UPS အလုပ်လုပ်ပုံ
၅-၉	UPS တွင်ပါဝင်သော အဓိကအစိတ်အပိုင်းကြီးများ
၅-၁၀	ရက်တီယိုဇာ-ချာဂျာ
၅-၁၁	ဒီစီမုအေစီသို့ပြောင်းပေးသော အင်ဇာတာပတ်လမ်းများ
၅-၁၂	(The Quasi-Square Wave Inverter) ပတ်လမ်းများ
၅-၁၃	(The Pulse-Width Modulation Inverter) ပတ်လမ်းများ
၅-၁၄	(The Step-Wave Inverter) ပတ်လမ်းများ
၅-၁၅	(The Ferroresonant Inverter) ပတ်လမ်းများ
၅-၁၆	(The Hybrid Inverter) ပတ်လမ်းများ
၅-၁၇	လွှဲပြောင်းခလုတ်(The Transfer Switch) ပတ်လမ်းများ
၅-၁၈	ဘက်ထရီ(Battery) များ
၅-၁၉	အခြေခံ UPS စနစ်တွင် အထိန်းပတ်လမ်းနှင့်အခြေအနေပြကိရိယာများပါဝင်ပုံ
၅-၂၀	လက်တွေ့သုံး Off-line UPS ပတ်လမ်း
၅-၂၁	လက်တွေ့သုံး On-line UPS ပတ်လမ်း
အခန်း(၆)	ပရိုဂရမ်သွင်း၍ထိန်းချုပ်ပေးနိုင်သော လော့ဂျစ်အထိန်းပတ်လမ်းများအသုံးချခြင်း
၆-၁	နိဒါန်း
၆-၂	အဝင်ပိုင်း
၆-၃	အထွက်ပိုင်း
၆-၄	မှတ်ဉာဏ်
၆-၅	ဗဟိုလုပ်ဆောင်မှုယူနစ်
၆-၆	ပါဝါဆပ်ပလိုင်းယူနစ်
၆-၇	ပရိုဂရမ်ရေးသွင်းနိုင်သောကိရိယာများ
၆-၈	အဝင်/အထွက် ရီလေးနဲ့ပါတ်သတ်မှတ်ချက်များ
၆-၉	အဝင်/အထွက် ယူနစ်များတိုးချဲ့ခြင်း
၆-၁၀	ပရိုဂရမ်ရေးသားနည်းများ
၆-၁၁	ရှုတ်ထွေးသော လေ့ခဲထစ်ပရိုဂရမ်အတွက် Mnemonic code ရေးသားနည်း
၆-၁၂	Mnemonic code မှလေ့ခဲထစ်ပရိုဂရမ်ပြန်လည်ရေးသားနည်း
၆-၁၃	ဗဟိုလုပ်ဆောင်မှုစနစ် (CPU) ၏လုပ်ငန်းစဉ်
၆-၁၄	တိုင်မာ (Timer Instruction) အသုံးပြု၍ ပရိုဂရမ်ရေးသားခြင်း
၆-၁၅	ကောင်တာ (Counter Instruction) အသုံးပြု၍ ပရိုဂရမ်ရေးသားခြင်း
၆-၁၆	Differentiate Up/ Differentiate Down Instruction) အသုံးပြု၍ ပရိုဂရမ်ရေးသားခြင်း
၆-၁၇	Compare Instruction အသုံးပြု၍ ပရိုဂရမ်ရေးသားခြင်း
၆-၁၈	လက်တွေ့အသုံးချ ပရိုဂရမ်များ